Searching PAJ 1/1 ~~:

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

62-140155

(43) Date of publication of application: 23.06.1987

(51)Int.Cl.

G06F 13/00

G06F 13/20

(21)Application number: 60-282517

(71)Applicant : NEC CORP

(22)Date of filing:

16.12.1985

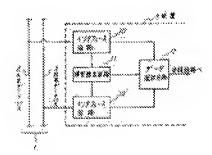
(72)Inventor: SATO MASARU

(54) AUTOMATIC SWITCHING CIRCUIT FOR DATA BUS OF DEVICE

(57)Abstract:

PURPOSE: To prevent generation of the breakdown of a system due to the switching of data buses by storing signals via an interface connected to the data buses of two systems respectively and controlling the selection of data buses after detection of faults.

CONSTITUTION: The data on the A and B system data buses 2 and 3 of a duplicated structure where the same data exists with the same timing are stored via an interface circuit 10 corresponding to a device 9 forming a system. A data selecting circuit 12 is controlled by a fault detecting circuit 11 and a faulty bus is automatically selected and switched a nondefective bus. In such a constitution, only the device that detected a fault selects automatically a bus and the switching of buses is carried out for each device not for each system. The generation of the system breakdown due to the switching of the data buses is prevented.



⑩日本国特許庁(IP)

面特許出願公問

⑫ 公 開 特 許 公 報(A)

昭62 - 140155

(51)Int Cl 4

識別記号

庁内整理番号

43公開 昭和62年(1987)6月23日

G 06 F 13/00 13/20 3 0 1 3 2 0

6549-5B 7165-5B

審査請求 未請求 発明の数 1 (全3頁)

◎発明の名称

装置のデータバス自動切替回路

20特 願 昭60-282517

願 昭60(1985)12月16日 23出

⑫発 明 者

藤 勝 東京都港区芝5丁目33番1号 日本電気株式会社内

東京都港区芝5丁目33番1号

佐 日本電気株式会社 和出願人

39代 理 人 弁理士 八幡 義博

> 阳 細

1. 発明の名称

装置のデータバス自動切替回路

2. 特許請求の範囲

常に同一のデータが同一のタイミングで存在す る2系統のデータバスにそれぞれ接続可能な2個 のインタフェース回路と; 該2個のインタフェ ース回路に接続され該インタフェース回路からの 信号を貯え、選択制御信号により常に正常な方の 信号を選択して後続回路へ送出するデータ選択回 路と; 前記2系統のデータバスにおける動作状 況の障害を検出し、障害のない方のデータバスの 信号を選択指示する選択制御信号を前記データ選 択回路へ送出する障害検出回路と; を具備する ことを特徴とする装置のデータバス自動切替回路。 3. 発明の詳細な説明

(産業上の利用分野)

本発明は、コンピュータや端末装置をデータバ スで接続する構成に於いて極めて高い信頼性を有 するシステムを実現させるための二重化構成デー タバスの自動切替方式に関する。

(従来の技術)

従来、二重化構成データバスの切替方式は、各 系 (A 系 、 B 系 ま た は O 系 、 1 系 な ど と 表 現 さ れ ている)を基本とした特殊な切替装置を必要とす る手動切替えが行われていた。そして、システム 全体としてA系を用いるかB系を用いるかという ように一括切替えとなっていた。

(発明が解決しようとする問題点)

しかしながら、上述した従来の切替方式は、特 殊な切替装置を使用し、手動切替操作を必要とす ると共に切替動作完了迄に情報が一時的に失われ る場合があった。更に、両系統のバスラインの異 なる場所に障害があった場合でも、両系共不良と 判定され、システムダウンとなる欠点があった。

本発明の目的は、上記従来技術の問題点に願み て、障害を検出した装置のみが他のデータバスへ 切り替えるようにすることにより、システムの情 報が一時的に失われたり、システムダウンとなっ たりすることを避けることのできるデータバス自 動切替回路を提供しようとすることにある。

(問題点を解決するための手段)

(作用)

以下、上記手段構成を有する本発明にかかる装置のデータバス自動切替回路の作用を説明する。

本発明の自動切替回路が二重のデータバスに接続されるのは従来と同様であるが、それを系とし

わせる。従って、選択されていない部分は、冗長性を持つ。

(実施例)

以下、本発明の実施例について図面を参照して説明する。第2図は、本発明を適用する上での構成および接続を示すシステム構成図である。

二重化構成のデータバス 1 は、A 系データバス 2 および B 系データバス 3 から成る。

4,5,6 および 7 はシステムを構成する装置 である。この装置の数および種類については、データバスとの接続に必要な同一のインタフェース ては扱わない。各データバスには常に同一のデータが同一のタイミングで存在することを前提として、データバスに接続された各装置はどちらのデータバスとインタフェースするかは、装置自身で選択する回路を有する。

即ち、装置の一方のインタフェース回路は一方のデータバスに接続され、他方のインタフェース回路は他方のデータバスに接続される。

そして、2つのインタフェース回路からの信号はデータ選択回路へ送られここで貯えられる。

機能をもたせれば、接続数および装置の種類に制 限はない。

第1図は、本発明の構成を示したもので、二重化構成のA系データバス2およびB系データバス3に接続する装置9を示す。装置9は、データバスとのインタフェース回路10、同10′、障害検出回路11およびデータ選択回路12を有する。

インタフェース回路10と同10′は、同一機能を有し、常に両系のデータを同時に処理している・障害検出回路11は、受信データのパリティチェックおよびデータバスとしての通信手順の異状または、接続状況を常に監視し、データ選択回路12に対する選択制御信号を発生する。

データ選択回路 1 2 はインタフェース回路 1 0 および同 1 0 からの信号を貯え、障客検出回路 1 1 からの選択制御信号により、常に正常なデータを後続の回路へ以後の処理のために送出する。

(発明の効果)

以上説明したように、本発明のデータバス自動 切替回路は、該切替回路毎に、二重化されている データバスを選択するので、本自動切替回路を有いる各装では、自己のので、がないにであれれば、 自己にデスを選択するので、従来であれれば、 を選択するのので、従来であれれば、 のののののので、従来であれば様を がののののののので、だったとしているのののののののののののののので、 を選択するのののののののでは、ないののでは、 を変したまであるのででのので、があった。 はこれずするので、ないののでは、最悪ののでは、ないでありかがでいるのでは、 ないがデータがなみないう利点がある。 とののないののでとなるという利点がある。 4. 図面のの簡単な説明

第1図は本発明の構成を示すブロック図、第2図は本発明の切替回路を適用する場合のシステム 構成図である。

1 … … 二重化構成データバス、

2 ··· ··· A 系 データバス、

3 ··· ··· B 系 データバス、

4~7.9……システムを構成する装置、

10,101……インタフェース回路、

11……障害検出回路、

1 2 … … テータ選択回路

代理人 弁理士 八幡 義博

